

CPU ROM CHIP 各接腳信號說明

(IC NO. HD637B01XOP)

接腳號碼	正 常 狀 態 下 之 信 號
1	Low
2, 3	正弦波, 石英振盪器 (6B, 4.9152 MHz)
4 ~ 9	High, 若 6, 7 其中之一為 Low, 則 Reset CPU
10	Nozzle ON 時為 High, Nozzle OFF 時為 Low
11	脈波, CLOCK
12	Low
13	High
14	Low
15, 16	脈波
17, 18	High
19, 20	High, Signal A, B
21 ~ 24	Jumper Set 2
25 ~ 28	為 Decoder (3E, HD74HC147P), CPU ROM Chip 與 3E 之關係 : 25 - 9 : Low, 26 -- 7 : High, 27 -- 6 : High, 28 - 14 : High
29, 30	High
31	High, Emergency Signal
32	High, Error Signal
33	High, VCC
34	Low
35	High
36	
37 ~ 39	5V, 向下之 Signal
40, 41	5V, 向上之 Signal
42	Low
43, 44	5V, 向上之 Signal
45	5V, 向下之 Signal
46 ~ 50	5V, 向上之 Signal
51 ~ 58	Jumper Set 3
59, 60	High, 59 管 Port
61	Pump Relay, OFF -: High, ON :- Low
62	
63	
64	